

## „Multiplexer, dekodery, demultiplexer” - szczegóły

Wymagany zestaw aparaturowy ćwiczenia:

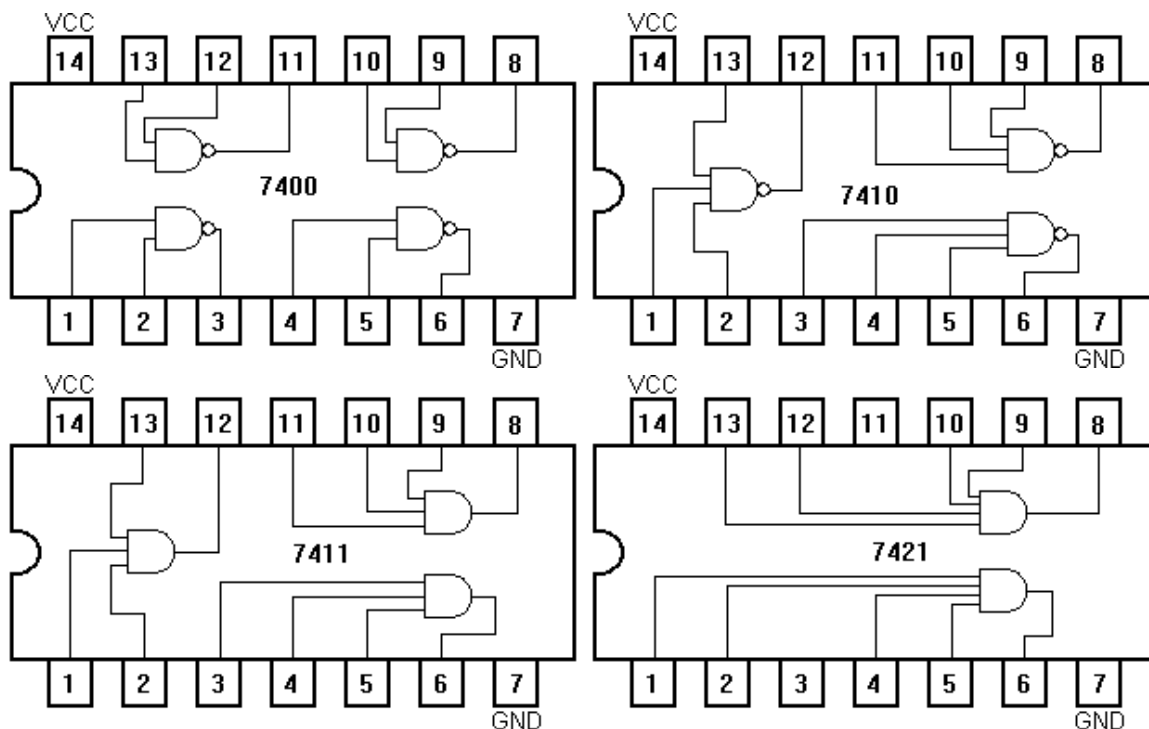
1. Zasilacz typu KP 16102 (ew. KP 16103).
2. Płytki z ośmioma przełącznikami do ręcznego ustawiania stanów logicznych.
3. Płytki z ośmioma diodami świecącymi - jako wskaźnik stanów logicznych (ze wspólnym zerem).
4. Płytki z układami scalonymi: UCY7400 - 1 szt., UCY7410 - 2 szt., UCY7411 - 2 szt., UCY7421 - 2 szt.
5. Przewody połączeniowe z wtyczkami-gniazdkami.

Zaleca się doprowadzenie napięcia zasilającego (5V) z zasilacza do płytki z ośmioma przełącznikami do ręcznego ustawiania stanów logicznych (do gniazdek oznaczonych napisami "0V" i "+5V") a z tej płytki do układów scalonych biorących udział w danym punkcie ćwiczenia oraz do wskaźnika stanów logicznych (1 przewód).

Ustawienie w pozycji "do góry" przesuwki w przełączniku (na płytce z ośmioma przełącznikami) oznacza istnienie stanu H w gniazdku odpowiadającym temu przełącznikowi; ustawienie w pozycji "do dołu" oznacza istnienie stanu L.

W przypadku stosowania wskaźnika stanów logicznych "ze wspólnym zerem" świecenie diody oznacza stan logiczny wysoki (jedynek logicznych).

UWAGA. Usytuowanie przewodów w wejściach adresowych w opisie ćwiczenia (na schematach układów) jest odwrotne do zapisu liczb binarnych: czy to oznaczenie po kolei z lewej strony na prawą "A<sub>0</sub>, A<sub>1</sub>, ..., A<sub>n-1</sub>" na rys. 1a, albo "A, B" na rysunkach 6, 7, 8, 10, 11, 12, 13; liczby reprezentowane przez kombinacje stanów występujących na tych przewodach należałoby zapisać jako A<sub>n-1</sub>...A<sub>1</sub>A<sub>0</sub> albo BA.



Rys. 1. Schematy wyprowadzeń układów scalonych używanych w ćwiczeniu.

